**Введение в Закон Мура**

Закон Мура – это эмпирическое наблюдение, сформулированное Гордоном Муром в 1965 году. Гордон Мур, будущий сооснователь Intel, в то время работал в компании Fairchild Semiconductor и заметил, что количество транзисторов на интегральной микросхеме удваивается примерно каждые 12 месяцев при одновременном снижении стоимости на единицу площади. Это означало, что можно создавать все более мощные и эффективные устройства при одновременном снижении их стоимости.

Этот принцип оказал глубокое влияние на развитие технологий и электронной промышленности, стимулируя быстрый рост вычислительной мощности и уменьшение размеров устройств. Применение закона Мура видно во всем – от персональных компьютеров и смартфонов до медицинского оборудования и автомобилей. Это привело к тому, что технологии стали более доступными и широко распространенными, что, в свою очередь, преобразовало общество, экономику, образование и многие другие сферы.

Однако в последние годы становится все более очевидным, что мы приближаемся к физическим ограничениям того, какими маленькими могут быть транзисторы и как много их можно разместить на микросхеме. Это ставит под вопрос продолжение соблюдения закона Мура в его традиционной форме.

Сегодня отрасль исследует различные альтернативные подходы и технологии, такие как квантовые компьютеры, оптоэлектроника и новые материалы для производства чипов, чтобы продолжить рост вычислительной мощности и эффективности. Таким образом, хотя закон Мура может перестать быть актуальным в его первоначальной формулировке, его дух инноваций и стремления к постоянному улучшению остается живым и продолжает вдохновлять инженеров и ученых на создание новых и лучших технологий.

(Слайд)

**Как Закон Мура работал раньше и за счёт чего он работал**

Закон Мура работал на протяжении многих десятилетий благодаря постоянному технологическому прогрессу в области производства полупроводниковых устройств и микроэлектроники. Вот несколько ключевых факторов, которые позволили увеличивать количество транзисторов на процессорах:

**Миниатюризация**

* **Уменьшение размера транзисторов**: Одним из основных факторов, позволивших увеличить количество транзисторов на процессорах, стало сокращение их физических размеров. Это позволило разместить больше транзисторов на одной и той же площади кремниевой пластины.

**Улучшение фотолитографии**

* **Фотолитография**: Технологические усовершенствования в области фотолитографии позволили создавать более тонкие и точные проводящие дорожки на кремниевых пластинах, что способствовало уменьшению размеров транзисторов и увеличению их плотности.

**Улучшение дизайна и архитектуры чипов**

* Инженеры и дизайнеры постоянно искали способы более эффективного размещения транзисторов на чипе, оптимизируя пространство и улучшая производительность.

**Экономия энергии**

* **Энергоэффективность**: С уменьшением размера транзисторов уменьшалось и энергопотребление, что позволяло размещать больше транзисторов на чипе без перегрева и потери эффективности.

Эти и многие другие технологические и инженерные достижения позволили закону Мура действовать на протяжении многих десятилетий, способствуя бурному развитию электронной промышленности и информационных технологий. Однако в последнее время достигнуты физические ограничения, затрудняющие дальнейшее уменьшение размеров транзисторов и увеличение их плотности, что ставит под вопрос дальнейшее соблюдение закона Мура в его традиционной форме.

**Как закон мура соблюдался за последние несколько десятилетий**

Стоит уточнить, что закон Мура на самом деле не закон, а наблюдение. Изначальная формулировка об удвоении транзисторов каждые 12 месяцев поменялась на 24 месяца в 1975. Индустрия подстроилась под этот темп.

На протяжении последних нескольких десятилетий Закон Мура соблюдался в основном за счет непрерывного уменьшения размеров транзисторов и увеличения их плотности на микросхемах. Процессоры становились все более мощными и эффективными, при этом их стоимость снижалась.

**1990-е** годы**:**

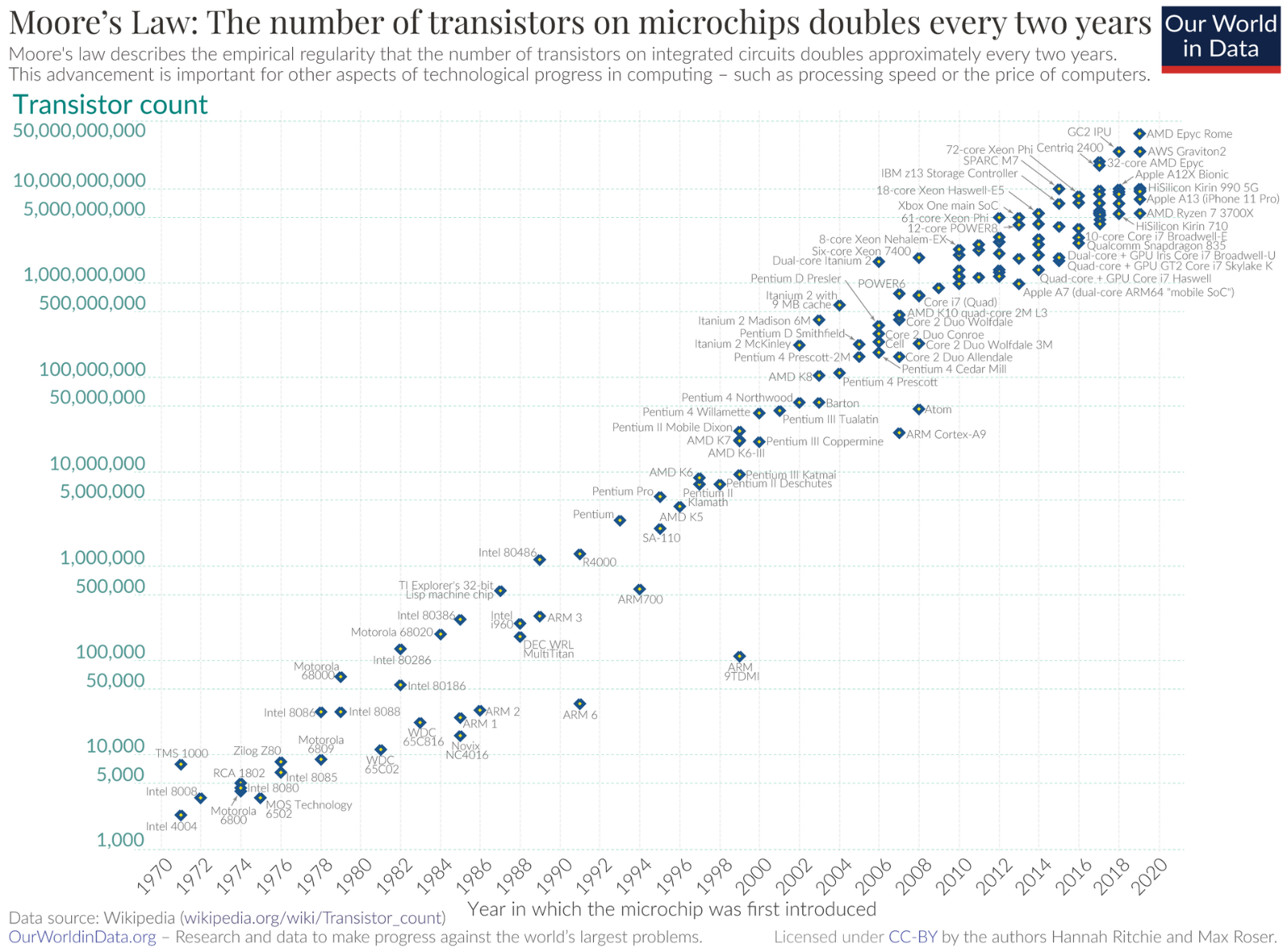
* В этот период происходило активное уменьшение размера транзисторов, начиная примерно с 800 нанометров в начале десятилетия и достигая 180 нанометров к его концу.
* Пример: Intel Pentium (1993 год) имел размер транзисторов 800 нанометров и содержал около 3,1 миллиона транзисторов.

**2000-е годы:**

* Технологический процесс продолжил уменьшаться, достигнув 65 и даже 45 нанометров к концу десятилетия.
* Пример: Intel Core i7 (2008 год) использовал 45-нанометровый процесс и содержал около 731 миллиона транзисторов.

**2010-е годы:**

* Размеры транзисторов уменьшились до 14 и даже 10 нанометров.
* Компании начали внедрять новые технологии, такие как FinFET, чтобы преодолеть физические ограничения и продолжить уменьшение размера транзисторов.
* Пример: Intel Core i9-9900K (2018 год) использовал 14-нанометровый процесс и содержал около 1,7 миллиарда транзисторов.

  
Зависимость числа транзисторов на кристалле микропроцессора от времени. Обратите внимание, что вертикальная ось имеет логарифмическую шкалу, то есть прямая линия соответствует экспоненциальному закону — количество транзисторов удваивается примерно каждые 2 года.

Количество транзисторов, которые можно было уместить на одном чипе, увеличивались примерно с 5000 в 70-х годах, до более чем 50 млрд сегодня.

**С какими ограничениями, так или иначе связанными с Законом Мура, сталкиваются технологические компании при производстве процессоров**

Закон Мура обозначал тенденцию к удвоению числа транзисторов на интегральной микросхеме примерно каждые два года, что способствовало значительному увеличению вычислительной мощности и снижению стоимости за транзистор. Однако с течением времени технологические компании столкнулись с рядом серьёзных ограничений и вызовов, связанных с попытками поддерживать этот темп:

**Технологические и производственные ограничения**

* **Сложность производства**: Уменьшение размеров транзисторов требует более сложных и дорогих технологий производства.  
  Процессоры производятся путем фотолитографии. Лазер летит через трафарет и выжигает процессор на кремниевой подложке. Это похоже на проявку фотографии.  
  Соответственно, чем меньше длинна волны, тем меньше техпроцесс и лучше разрешение.  
  Так и происходило улучшение каждый раз, когда достигали лимита длинны волны лазера. Его меняли на лазер другого спектра с более короткой волной, и начинали новые улучшения и новые производства.  
  К 2006му году надо было осваивать 45-40 нм, и тут уже разрешения лазеров было недостаточно. Это был в своё время тупик, и компании тратили миллиарды долларов на то, чтобы обойти это.  
  И вот некоторые из путей, которые удалось найти для решения этой проблемы:
  1. Экспонирование лазеров через воду. Это меняло преломление луча и помогало повысить разрешение
  2. Использование нескольких трафаретов (масок) подряд, которые дополняли друг друга и меняли луч лазера.
  3. Прочее: поляризация излучения, коррекция оптической близости, использование фазосдвигающих масок, и так далее.
* **Высокие затраты**: Инвестиции в новые технологии производства и оборудование требуют огромных капиталовложений, что увеличивает стоимость производства микросхем.

**Физические ограничения**

* **Квантовые эффекты**: По мере уменьшения размеров транзисторов до нескольких нанометров квантовые эффекты становятся всё более заметными, что может приводить к непредсказуемому поведению транзисторов. Существует эффект «квантовое» туннелирование: если транзисторы очень маленького размера и расположены очень плотно, то из-за включения и выключения токов электроны могут проникать туда, где их быть не должно. Из-за этого возникают неправильные токи и, впоследствии, падает производительность.
* **Тепловые проблемы**: Уменьшение размеров транзисторов и увеличение их числа на единицу площади приводит к увеличению тепловыделения, что создает проблемы с охлаждением. Транзисторам сложнее выводить тепло.
* **Размеры транзистора**: Изначально описанный в Законе Мура экспоненциальный рост не может продолжаться вечно. Рано или поздно, уменьшая размеры транзисторов, они достигнут размера атомов. А атомы — это атомы, это не транзистор.

**Архитектурные ограничения**

* **Закон убывающей отдачи**: По мере увеличения числа транзисторов дополнительные приросты в производительности становятся всё менее заметными.
* **Ограничения по производительности одного потока**: Увеличение числа ядер в процессорах не всегда приводит к пропорциональному увеличению производительности из-за сложности эффективного распараллеливания задач.

**Экологические и энергетические ограничения**

* **Потребление энергии**: Современные процессоры потребляют значительное количество электроэнергии, что является проблемой как с точки зрения стоимости, так и с точки зрения воздействия на окружающую среду.
* **Утилизация электронного мусора**: Проблема утилизации старого и устаревшего оборудования становится всё более актуальной.

Эти ограничения побуждают индустрию искать альтернативные подходы и технологии для поддержания темпов роста вычислительной мощности, такие как использование новых материалов, разработка новых архитектур и оптимизация программного обеспечения.

**Примеры из последних новостей и исследований, показывающие, как некоторые компании и отрасли адаптируются к замедлению темпов удвоения плотности транзисторов.**

Многие компании и исследовательские организации активно работали над преодолением ограничений, связанных с замедлением темпов удвоения плотности транзисторов. Вот несколько примеров, иллюстрирующих эти усилия:

**Инновации вне Закона Мура**

* Процессоры стали многоядерными
* Появление процессоров, эффективно решающих конкретные типы задач: обработка фотографий, кодирование видео, нейронные «движки», видеокарты, и другие
* Оптимизация ПО

**Использование Альтернативных Материалов и Технологий**

* **IBM и Графен**: IBM продолжала исследования в области использования графена и других двумерных материалов для создания транзисторов нового поколения. Эти материалы могут предложить пути преодоления физических ограничений, связанных с миниатюризацией традиционных кремниевых транзисторов.

**Разработка Новых Архитектур Процессоров**

* **AMD и Chiplet Design**: AMD активно внедряла архитектуру чипсетов в свои процессоры, что позволяло улучшить масштабируемость и эффективность производства, объединяя различные компоненты на одной подложке.

**Оптимизация Программного Обеспечен**ия

* **Google и ИИ**: Google и другие крупные технологические компании инвестировали значительные ресурсы в разработку и оптимизацию алгоритмов машинного обучения, чтобы повысить эффективность использования существующих вычислительных ресурсов.

**Исследование Квантовых и Нейроморфных Технологий**

* **Intel и Квантовые Вычисления**: Intel продолжала исследования в области квантовых вычислений, стремясь создать квантовый компьютер, способный превзойти традиционные системы для определенных задач.
* **NVIDIA и Нейроморфные Системы**: NVIDIA исследовала нейроморфные вычислительные системы, которые имитируют работу человеческого мозга, предлагая новый подход к обработке информации.

**Инвестиции в Инновации и Исследования**

* **Государственное Финансирование и Инициативы**: Различные страны запускали государственные программы и инициативы для стимулирования исследований и разработок в области новых материалов, технологий и архитектур с целью поддержания инновационного роста в полупроводниковой индустрии.

Эти примеры показывают, что индустрия продолжает активно искать пути для поддержания инновационного роста и улучшения вычислительной техники. Это включает в себя как разработку новых материалов и технологий, так и оптимизацию существующих систем и программного обеспечения.

**С какими потенциальными проблемами мы столкнемся, когда всё-таки достигнем предела в Законе Мура?**

Достижение предела в Законе Мура означает, что мы больше не сможем удваивать количество транзисторов на кремниевых микросхемах каждые два года, что, в свою очередь, приведет к замедлению темпов роста вычислительной мощности и эффективности. Это может повлечь за собой ряд серьезных последствий в различных областях.

**Технологические Проблемы**

* **Ограничение Вычислительной Мощности**: Традиционные методы увеличения производительности компьютеров станут менее эффективными, что может затруднить выполнение вычислительно интенсивных задач, таких как моделирование климата, исследования в области искусственного интеллекта и молекулярная биология.

**Производственные Проблемы**

* **Сложность Производства**: Новые материалы и технологии могут представлять собой сложные инженерные и производственные вызовы. Также при достижении транзисторами нанометровых размеров, они становятся всё более и более подвержены получению дефектов и браков при производстве. А это, в свою очередь, требует более сложных методов для изготовления и мониторинга качества транзисторов.
* **Нехватка Ресурсов**: Некоторые из альтернативных материалов, рассматриваемых для использования в микросхемах, такие как графен, могут быть ограничены в доступности, что может создать проблемы с обеспечением.

**Экономические Проблемы**

* **Высокие Затраты на Исследования и Разработки**: Поиск альтернативных технологий и материалов потребует значительных инвестиций в исследования и разработки.
* **Повышение Стоимости Производства**: Внедрение новых технологий и материалов может привести к увеличению стоимости производства микросхем. Также еще раз упоминается увеличение проверки транзисторов на брак. Есть разные методы мониторинга критических линий. Один из них «экранирование электронным пучком». Для этого устройство посылает электроны на микрочип, они рассеиваются и отражаются обратно к детектору, который может обнаружить физические дефекты. Другой метод, называемый «оптическим контролем», когда на микрочип направляется широкий спектр света, и он снова отражается в детектор, в котором полученное изображение исследуется на наличие дефектов. В зависимости от количества и стадий производства, бракованные чипы будут либо выброшены, либо оправлены на ремонт, если он возможен. В любом случае, это увеличивает стоимость производства чипов.  
  Такое повышение экономической проблемы в области микрочипов влияет и на компании, производящие их. Если в 2001 году в мире было 19 компаний, производящих самые лучшие на тот год процессоры, то сегодня, в 2023, таких компаний осталось всего 4 (Global Foundries, Intel, Samsung, TSMC). Остальные компании сделали стратегический сдвиг на производство дешевых и «устаревших» процессоров, которые используется, например, в автомобилях или в бытовой технике.

В целом, достижение предела в Законе Мура представляет собой значительный вызов для индустрии полупроводников, и успешное преодоление этого вызова потребует инноваций, инвестиций и внимания к экологическим и социальным последствиям.

**Новые стратегии и подходы к производству процессоров.**

1. «**Специализация**».  
   Вместо того, чтобы полагаться на один тип процессора, используется несколько процессоров, каждый из которых предназначен для конкретных типов задач. Это позволяет компьютеру работать быстрее и эффективнее. Это называется гетерогенные вычисления и существует уже давно. Например, CPU и GPU. Графический процессор существует с 1990-х годов и разработаны компанией NVIDIA. Они очень хорошо подходят для параллельных вычислений и используются во многих областях помимо моделирования Графики.  
   Сейчас активно начинают появляться «Нейронные процессоры» NPU, которые используются, в частности, для машинного обучения.  
   Плюсом Гетерогенных вычислений является то, что они не требуют каких-то инноваций в технологии производства процессоров, поэтому мы можем перейти на такой тип вычислений с минимальными затратами. Хорошая новость как для компаний, так и для потребителей.  
   Примером такого чипа можно привести Apple M1, который объединяет и CPU, и GPU, и ещё несколько других типов, и всё это на одном чипе.
2. **Ультрафиолетовая литография**.  
   Ультрафиолетовый свет с длинной волны около 13.5 нанометров используется для гравировки узоров на кремниевой пластине. Это значительно короче длинны волны, используемых в традиционных методах литографии, что позволяет создавать гораздо более мелкие объекты. Идея существует уже десятилетия, но она была внедрена в массовое производство только в последние несколько лет. Крупные производители TSMC, Samsung и Intel внедряют ультрафиолетовую литографию в производство своих самых маленьких чипов.  
   Однако, это сложный и дорогой процесс, который также сталкивается с трудностями. Например, ультрафиолетовые излучения поглощаются почти всем, даже воздухом, поэтому весь процесс должен проходить в вакууме. Кроме того, этот процесс проходит медленнее, чем старые методы производства. А также необходимое оборудование пока что очень дорогое. Один аппарат стоит 200 млн долларов, а следующее поколение будет предположительно оцениваться в 350 млн долларов.
3. **3D Архитектура**Транзистор — это своего рода переключатель. Такой же, как и для включения и выключения света. Также транзисторы и управляют потоком электричества. У него есть источник, откуда поступает электричество, есть сток, куда оно уходит, и есть перегородка, которая как «ворота» либо пропускает ток, либо нет. Часть, где протекает электричество, называется каналом.  
   Раньше транзисторы печатались на плоской поверхности. В транзисторах типа «Fin-FET» проводящий канал находится не на плоской поверхности, а выделяется, что улучшает тепловыделение, снижает электропотребление и ускоряет операции.  
   Новая архитектура GAAFET уже находится в разработке. В нём каналы поворачиваются на 90 градусов так, что затвор оборачивается вокруг них. А также большое предстоящее изменение заключается в размещении транзисторов друг на друге, так что они будут упаковываться по объему, а не по площади. Intel например разрабатывает технологию 3D укладки, которая позволит уложить различные типы чипов в на одном кристалле друг на друге. Они работают над 4й итерацией этой технологии, которая позволяет увеличивать плотность транзисторов до 6 раз. Они надеются выкатить эту технологию в производство до конца этого года.  
   Минусы – плотная упаковка транзисторов затрудняет отход тепла. И даже используемые современные методы охлаждения транзисторов не справляются с таким тепловыделением. Поэтому также разрабатываются новые методы охлаждения. Но разрабатываются новые методы охлаждения подобных транзисторов. Охлаждающие элементы пропускают прямо через сам блок микросхем, но это имеет свои собственные проблемы, например риск протечек охлаждающей жидкости и еще большее усложнение производства. Кроме того, такие системы увеличивают размеры транзисторов, что противоречит изначальной цели уменьшить их.
4. **Применение новых материалов.**Сейчас в производстве чипов традиционно используется кремний. Но некоторые новые материалы могут лучше подходить для уменьшения размеров транзисторов. Например – графен, который можно использовать для создания поводящего канала в транзисторе. Графен – одиночный слой атомов углерода, расположенных в виде сетки как медовые соты. У него есть некоторые качества, которые делают его идеальным в применении в микрочипах. Самое главное, что он очень эффективно отводит тепло, поэтому неудивительно, что идея графеновых транзисторов существует с тех пор, как этот материал был открыт в 2004. К сожалению, графен не обладает хорошей шириной «запрещенной зоны» (Запрещённая зона — область значений энергии, которыми не может обладать электрон в идеальном кристалле), поэтому он не может выполнять функцию транзистора в качестве переключателя. Но это можно исправить несколькими способами:
   1. Добавление второго слоя на графен или применение деформации. Используя это, были созданы некоторые рабочие графеновые транзисторы. Однако их трудно производить в промышленных масштабах.
   2. Можно свернуть графен в крошечные «углеродные нанотрубки». Они приобретают новые свойства. В зависимости от скрученности они являются либо проводящими, либо нет. Из них можно сделать крошечные транзисторы, используя несколько параллельных нанотрубок, каждый из которых имеет свои свойства. Диаметр всего 1нм, хотя возможны и другие конфигурации. В настоящее время в лабораториях разрабатываются такие транзисторы, но опять же, эти материалы также трудно производить в промышленных масштабах, что делает его дорогим.

Исследователи также изучили множество других материалов, которые обладают теми или иными преимуществами перед кремнием, такие как Нитрид-Галия, сплавы Германия и Олова, арсенид Бора, дисульфид Молибдена, и ещё парочку. Хотя они и были протестированы в лаборатории и некоторые из них выглядят многообещающе, ни один из них не подходит к тому, чтобы появиться на рынке.

1. **Новые устройства**Квантовый бит, находящийся в квантовом компьютере, также может являться тем самым битом, который обрабатывает транзистор. Наиболее подходящим решением для минимизации обработки этих квантовых битов являются квантовые точки, которые представляют собой структуру нано-размера в полупроводниках. Транзисторы для квантовых точек созданы, но на данный момент они далеки от технологического применения.   
   Аналогичная история с фотонными вычислениями. Эта технология использует свет для вычислений. Преимущество заключается в том, что кванты света (фотоны) очень маленькие и быстрые. Недостаток в том, что свет не взаимодействует сам с собой. Это плохо для вычислительных процессов. Такие транзисторы всё ещё находятся в лабораторной стадии исследования.  
   Еще один новый вариант аппаратного обеспечения, называется Спинтроника. Он использует спин электрона в материале как базовый элемент вычисления. Преимущества: изменения спина электрона использует меньше энергии это происходит намного быстрее, чем перемещение электронов. Но всё еще существует много сложностей, которые необходимо преодолеть, чтобы вывести эту разработку в производство. Например, температура. Большинство Спинтронических процессоров необходимо охлаждать до абсолютного нуля, а это требует дорогостоящих охлаждающих систем.  
   Группа исследователей смогла объединить графен и гетеро-структуру Ван-де-Вальса. Они смогли показать изменение спина электрона при комнатной температуре без магнитных полей. Это многообещающее начало, но впереди еще требуется много исследований и тестов.

**Заключение**

Закон Мура был одним из ключевых драйверов инноваций и технологического прогресса в течение последних нескольких десятилетий, предоставляя индустрии полупроводников четкие ориентиры для развития и совершенствования. Это привело к созданию все более мощных и эффективных микропроцессоров, которые легли в основу современных вычислительных систем.

Однако с каждым годом становится все более очевидным, что мы приближаемся к физическим пределам миниатюризации транзисторов, и темпы удвоения плотности транзисторов, предсказанные Законом Мура, замедляются.

**Возможные Сценарии Развития Событий**:

* **Эволюция Архитектур**: Возможно, будущее лежит в развитии новых архитектур процессоров, таких как многоядерные и гетерогенные вычислительные системы, а также в использовании альтернативных вычислительных моделей, таких как квантовые и нейроморфные вычисления.
* **Инновации на Уровне Материалов**: Разработка и внедрение новых материалов, таких как графен и другие двумерные материалы, могут предложить новые возможности для продолжения масштабирования и увеличения производительности.
* **Оптимизация Программного Обеспечения**: Улучшение эффективности программного обеспечения и алгоритмов также будет играть ключевую роль в увеличении производительности вычислительных систем.

**Выводы и Мнение**:

Закон Мура оставил неизгладимый след в истории технологий, и его влияние будет ощущаться еще долгие годы. Однако мы вступаем в эпоху, когда необходимо искать альтернативные пути для поддержания темпов технологического прогресса.

Тем не менее, слухи о смерти Закона Мура, сильно преувеличены. Возможно, он не сохранится в своём первоначальном виде, но его дух прогресса актуален как никогда. Многие из описанных экспериментальных методов по-прежнему непрактичны, дороги, или сталкиваются с проблемами масштабирования. Наверняка предстоит проделать много работы, пока мы получим действительные результаты.

**Вопросы**

1. Как закон Мура влияет на стоимость производства микрочипов и электронных устройств? Каковы экологические последствия непрерывного роста плотности транзисторов, предсказанного законом Мура?  
     
   - С увеличением плотности транзисторов на микрочипе стоимость производства каждого транзистора уменьшается. Однако с увеличением плотности транзисторов и уменьшения их размера увеличивается сложность технологического процесса, что может привести к повышению общей стоимости производства чипа.  
   - С экологической точки зрения непрерывное увеличение плотности транзисторов может привести к увеличению потребления ресурсов и выделению отходов при производстве.
2. Почему в настоящее время закон Мура не верен в той форме, какой он был представлен изначально?  
     
   Закон Мура изначально был скорее наблюдением, чем физическим законом. Физические ограничения стали препятствием для дальнейшего сокращения размеров транзисторов.
3. Известно, что закон Мура о количестве транзисторов в обозримом будущем перестанет работать, а что насчет памяти? Может ли настать такой же исход для нее?  
     
   Закон Мура может перестать действовать как для процессоров, так и для памяти, поскольку они приближаются к своим фундаментальным физическим ограничениям. Однако для памяти возможно увеличение объема и скорости хранения данных за счет улучшения технологий, например 3D-флеш-памяти.
4. Какие существуют альтернативные модели и подходы, которые могут вызвать сомнения в применимости или дополнить Закон Мура?  
     
   Как и описывалось в презентации, новые подходы к разработке процессоров (специализация или ультрафиолетовая литография), применение 3D архитектур, новых материалов, или вовсе переход на другие способы вычисления (те же кубиты) дополняют Закон Мура в сегодняшние дни.
5. Какие изменения произошли в применимости Закона Мура в последние годы?  
     
   В последние годы темпы роста плотности транзисторов замедлились из-за физических и технологических ограничений, а также экономических факторов.
6. Как вы считаете, может ли закон Мура перестать работать в ближайшие 10-20 лет? То есть столкнёмся ли мы с кризисом развития микроэлектроники, когда мы не сможем удваивать количество транзисторов в силу достижения их минимального размера?  
     
   Закон Мура может перестать действовать в ближайшие 10–20 лет из-за достижения минимальных размеров транзисторов и проблем, например связанных с квантовыми эффектами. Если индустрия не найдет новых путей увеличения производительности, это может привести к замедлению темпов инноваций в области микроэлектроники.
7. Какие факторы обусловили возникновение Закона Мура? Какие технологические тенденции и прорывы подтверждают его действительность в настоящее время?  
     
   Закон Мура был основан на наблюдении Гордона Мура, что число транзисторов на интегральных схемах удваивается примерно каждые два года. Это возникло из-за технологических прорывов, улучшений производственных процессов и инноваций в области материаловедения. В настоящее время закон Мура подтверждается новыми методами литографии и другими технологическими инновациями.
8. Какие стратегии и инновации разрабатываются в индустрии полупроводников, чтобы приспособиться к изменяющимся требованиям и ограничениям Закона Мура? Какие конкретные примеры и тенденции подтверждают или вызывают сомнения в актуальности Закона Мура в современной электронике и информационных технологиях?  
     
   В индустрии полупроводников разрабатываются стратегии, такие как использование 3D-стекинга, усовершенствование материалов транзисторов и новые методы литографии. Примеры включают в себя использование экстремального ультрафиолетового (EUV) излучения для литографии.
9. Какие факторы влияют на применимость Закона Мура в настоящее время? Есть ли конкретные прогнозы по тому, в какой момент времени Закон Мура точно перестанет выполняться?  
     
   Факторы влияющие на применимость Закона Мура включают физические ограничения, такие как квантовые эффекты. Существует мнение, что закон Мура может начать угасать к 2025 году или позже.
10. Когда были введены первые корректировки в формулировку закона Мура?  
      
    Первые корректировки были введены в 1970-х, когда Мур изменил свою прогнозируемую скорость удвоения с 12 месяцев на 24.
11. Как закон Мура повлиял на область хранения данных и какие успехи были достигнуты в этой области?  
      
    Закон Мура стимулировал развитие технологий хранения данных, включая SSD и новые методы хранения, такие как 3D NAND.
12. Как появление технологии систем на кристалле (System-on-a-chip) повлияло на применимость Закона Мура?  
      
    Технология System-on-a-chip позволила интегрировать больше разных компонентов на одном кристалле, каждый из которых выполнял свой вид вычислений, что в свою очередь ускоряло темпы инноваций и дополняло прогнозы Закона Мура.
13. Какие еще теории, модели предлагаются для объяснения развития технологий, и как их можно сравнить с законом Мура? Какие технологические инновации были предприняты, чтобы закон Мура продолжал действовать?  
      
    Какие в компьютерных науках существуют другие эмпирические законы, наподобие закона Мура?  
      
    Другие теории включают закон Деннарда и законы Купера и Литтла. Чтобы поддерживать действие закона Мура, предпринимаются описанные в докладе методы для совершенствования процессоров.  
    Закон Деннарда: При уменьшении размеров транзистора его производительность растет, а потребляемая мощность сохраняется.  
    Закон Купера: Этот закон утверждает, что число ядер в многопроцессорной системе удваивается каждые 24 месяца. Он был предложен Джоном Купером как дополнение к Закону Мура, который сосредоточен на удвоении плотности транзисторов.  
    Закон Литтла: Среднее число элементов в системе равно произведению интенсивности поступления на среднее время их пребывания.
14. Применяются ли какие-нибудь стратегии и решения для поддержания конкурентоспособности и соблюдения закона Мура? Какие последствия может иметь пересмотр Закона Мура на практику разработки и производства микроэлектроники?  
      
    Стратегии для поддержания конкурентоспособности включают усовершенствование производственных процессов, исследование новых материалов и методов литографии. Пересмотр Закона Мура может повлиять на инвестиционные решения и стратегии разработки.
15. Что такое технология «больше, чем Мура», как она связана с законом Мура, и какие компании сейчас являются лидерами в этой области?  
      
    Технология “больше, чем Мур” — это альтернативный подход к развитию полупроводниковых технологий, который предполагает использование новых методов и материалов для создания более мощных и эффективных процессоров и систем памяти. Это может включать в себя использование нанотрубок, квантовых точек, фотоники и других технологий.  
      
    Эта технология связана с законом Мура тем, что она может помочь преодолеть ограничения, которые возникают из-за постоянного удвоения количества транзисторов на кристалле.   
      
    Компании-лидеры в этой области включают Intel, TSMC и Samsung.